



Politechnika Łódzka

Instytut Elektroniki

PLAN PRACY DYPLOMOWEJ INŻYNIERSKIEJ

Tytuł pracy: Przetwornica podwyższająca napięcie z pomocniczym łącznikiem półprzewodnikowym przełączającym przy zerowym napięciu

Tytuł pracy w języku angielskim: Boost converter with auxiliary semiconductor switch for ZVS operation

Opiekun pracy: dr inż. Krzysztof Napiórkowski

Dodatkowy opiekun pracy: —

Cel i zakres pracy:

Celem pracy jest wykonanie analizy oraz symulacji działania przetwornicy podwyższającej napięcie z pomocniczym łącznikiem. W dalszym etapie wykonanie modelu i przeprowadzenie badań doświadczalnych przetwornicy.

Wymagania w stosunku do studenta (np. znajomość języka programowania lub języka obcego):

Znajomość analizy stanów nieustalonych, programu analizy układów elektronicznych SPICE, język angielski

Literatura podstawowa:

Ferenci Ö: Zasilanie układów elektronicznych

Baranowski J.: Półprzewodnikowe układy impulsowe i cyfrowe

IEEE Trans. on Power Electronics

IEEE Trans. on Ind. Applications

IEEE Trans. on Ind. Electronics

Łódź, dn. 2010-04-15

(podpis opiekuna)

Deklaruję wybór powyższego tematu

Imię i nazwisko studenta:

nr albumu: rodzaj studiów¹ kierunek

specjalność

.....
(data)

.....
(podpis studenta)

¹ Wybrać rodzaj studiów stosując oznaczenia jak poniżej:

S1 – studia stacjonarne 1-go stopnia, NS1 – studia niestacjonarne 1-go stopnia,

S2 – studia stacjonarne 2-go stopnia, NS2 – studia niestacjonarne 2-go stopnia,

SM – stacjonarne jednolite magisterskie, SI – stacjonarne inżynierskie, NSI – niestacjonarne inżynierskie,

SMU – stacjonarne magisterskie uzupełniające, NSMU – niestacjonarne magisterskie uzupełniające

